



孕龍科技股份有限公司
ZeroPlus Technology Co., Ltd.

SPECIFICATION

MODEL: B09013-LAP-SPI PLUS-M

PART NO : _____

VERSION : V1.01

Approver		Check	Design
GM	PM		

Customer Confirm

* Please fax the file to
ZeroPlus Technology after
signing.

2F, NO.123, Jian Ba Rd,
Chung Ho City, Taipei Hsian, R.O.C.

Tel:+886-2-66202225
Fax:+886-2-22234362



目录

1	软件注册	3
2	人机界面	6
3	使用说明	9

1 软件注册

软件注册请依照下列步骤进行注册。

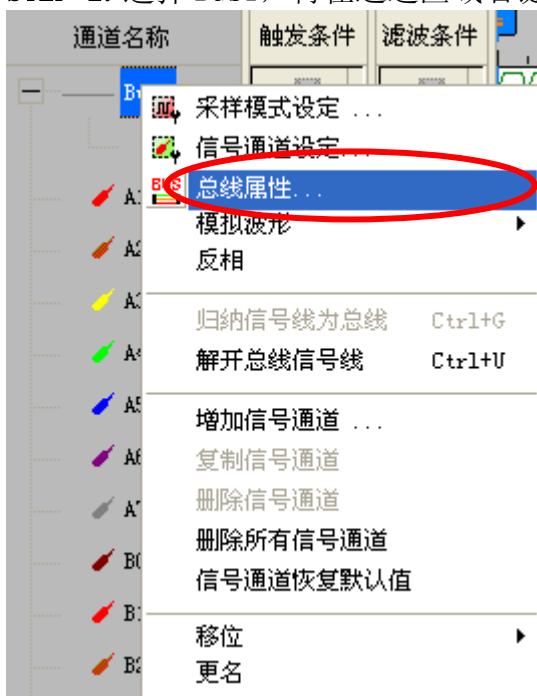
※ 注 1：所有总线注册程序皆相同，注册时依照程序即可，下图注册以 BUS 总线协议为范例，藉以参考。

※ 注 2：本说明书若有任何改动恕不另行通知。因模组版本升级而造成的与本说明书不符，以模组软件为准。

STEP 1. 打开逻辑分析仪软体，在通道名称区域右键，点选归纳信号线为总线，把 A0 归纳为 Bus1。



STEP 2. 选择 Bus1，再在通道区域右键，点选总线属性，调出总线属性对话框。

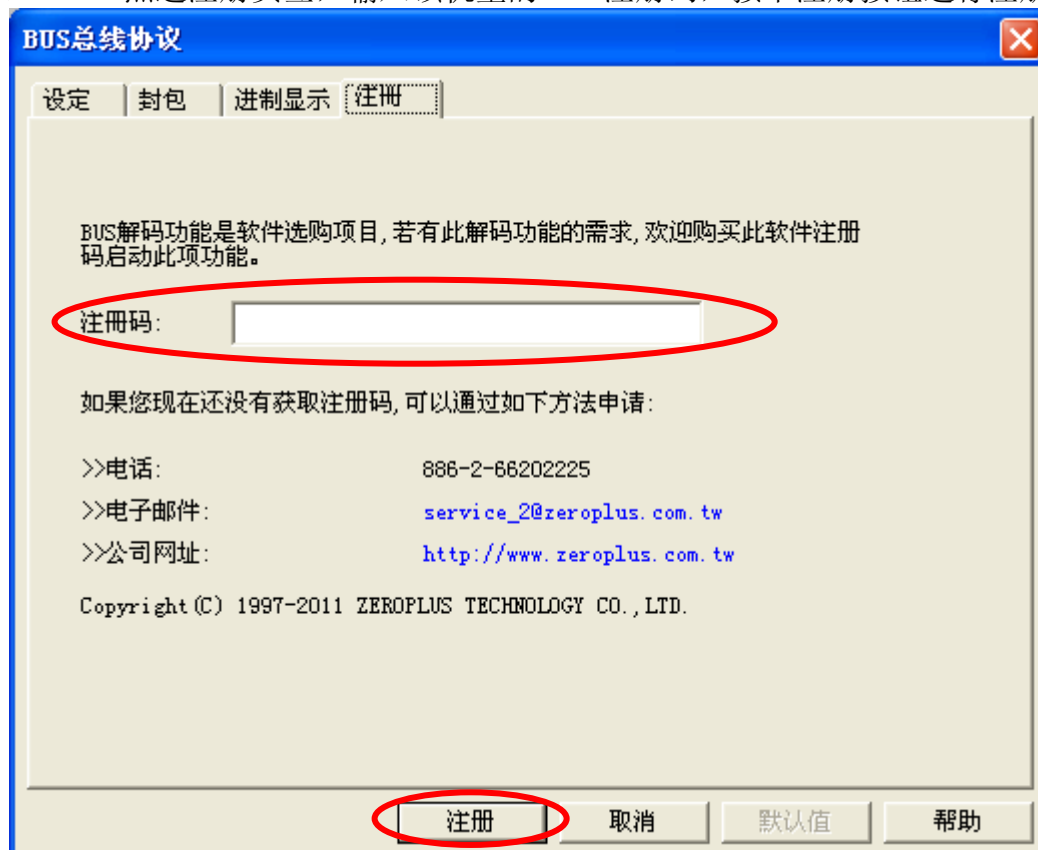




STEP 3. 在总线属性对话框，点选 ZEROPLUS LA BUS MODULE V1.00.00 (CN01)，再单击参数配置按钮，调出该模组设定对话框。

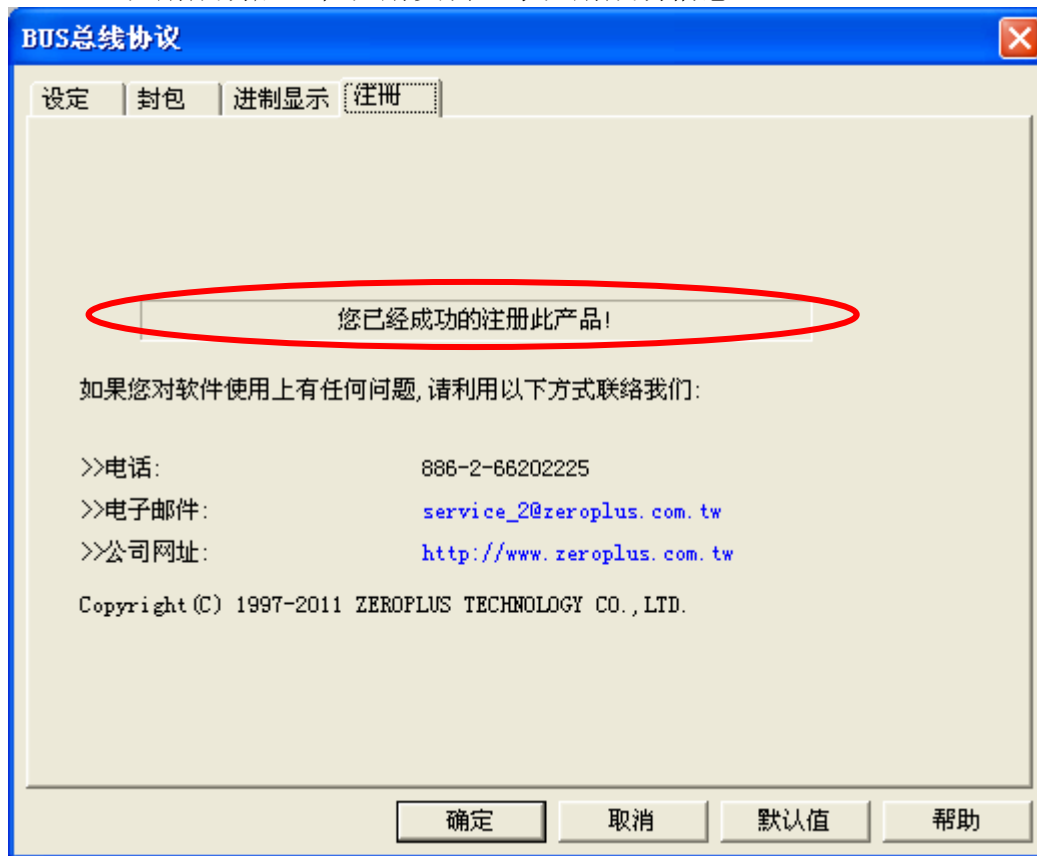


STEP 4. 点选注册页签，输入该机型的 BUS 注册码，按下注册按钮进行注册。





STEP 5. 注册成功后，在注册页会显示注册成功信息。





2 人机界面

在设定页，相关设定可参考下图界面。

设定页

通道设定

SPI: SPI 有四条线当做讯号线，SPI PLUS 使用两线解码即可，在这里只标明信号通道名称及信号通道选择标记。

总线协议设定：

传送方向：可选择 MSB->LSB 或 LSB->MSB。

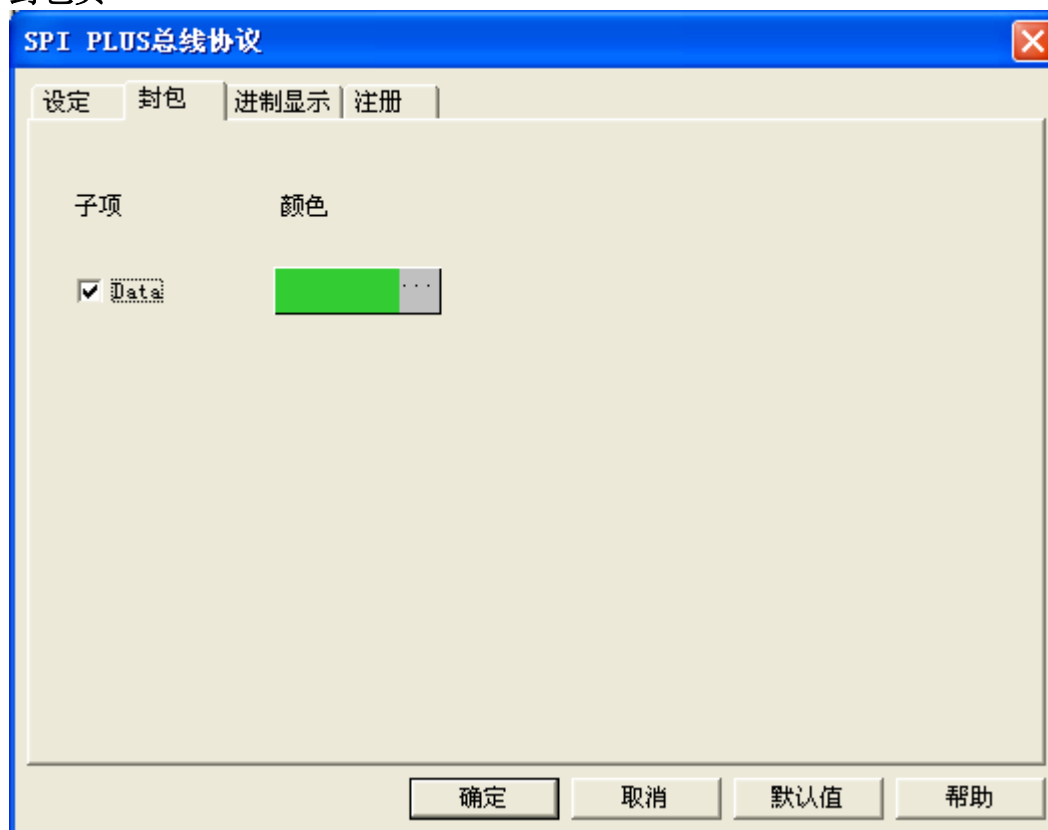
SS 设定：默认为低电平解码有效。

数据长度：2-56 可填写，默认为 8 位。

总线协议颜色：用于设定封包的颜色，使用者可自行设定。

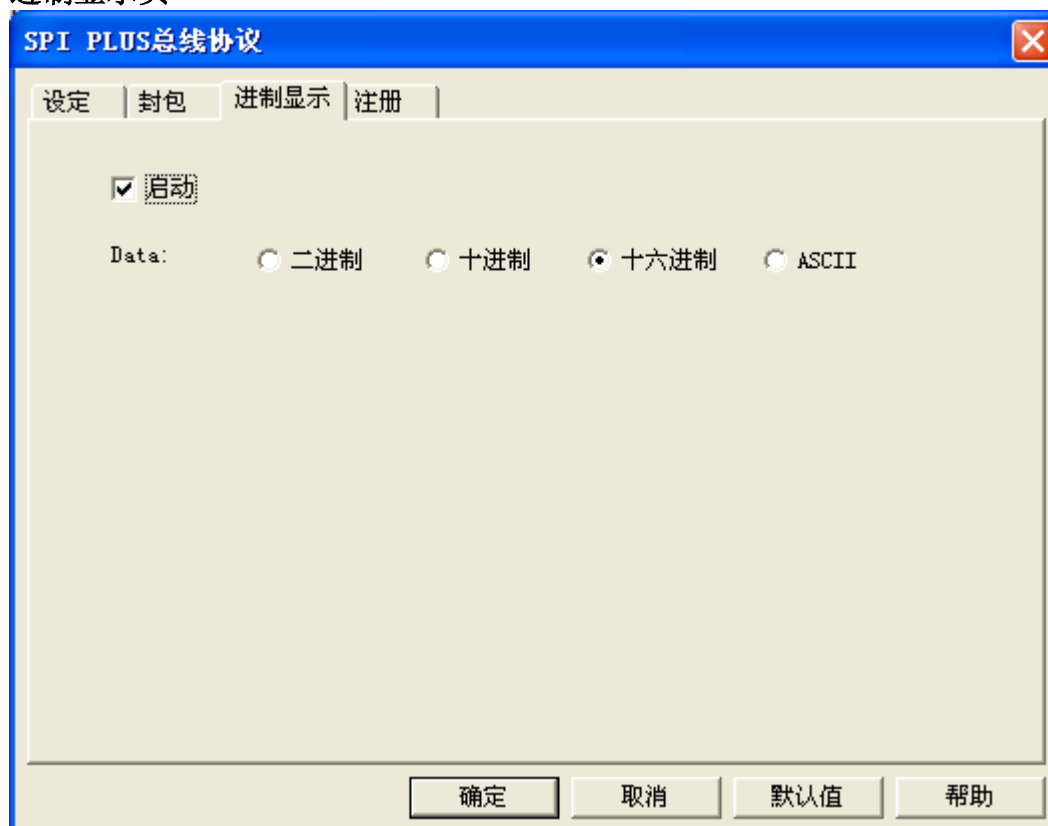


封包页



封包部分可依使用者选择相关颜色进行调整并可选择是否在封包列表上出现。

进制显示页



使用者可自行设定解码字段的颜色。Data 封包使用者可自定义进制显示，当启动自定义进制显示时，以模组进制显示设定为准，不启用时，以主程式设定数据格式为准。



注册页



注册部分提供公司信息，使用者如有相关问题可拨打电话或上网查询。



3 使用说明

STEP 1. 在通道名称区域右键，点选归纳信号线为总线，把 A0~A1 归纳为 Bus1，SPI PLUS 总线协议分析仅需 2 根信号线即可解码。

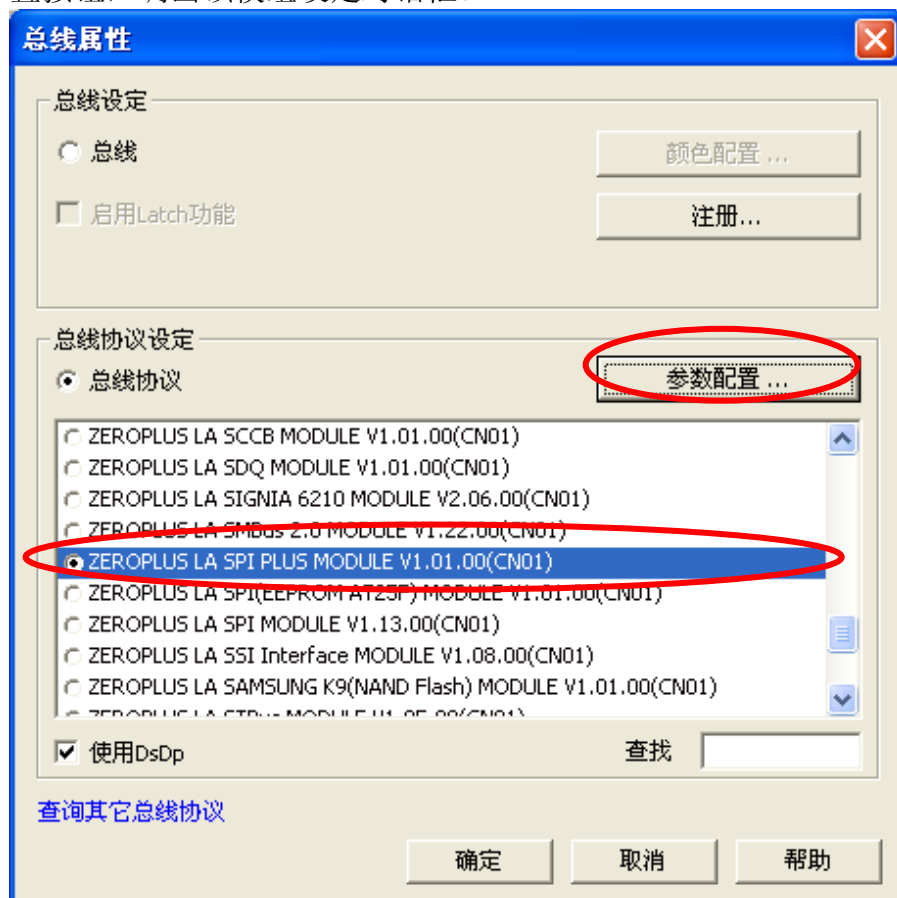


STEP 2. 选择 Bus1，再在通道区域右键，点选总线属性，调出总线属性对话框。

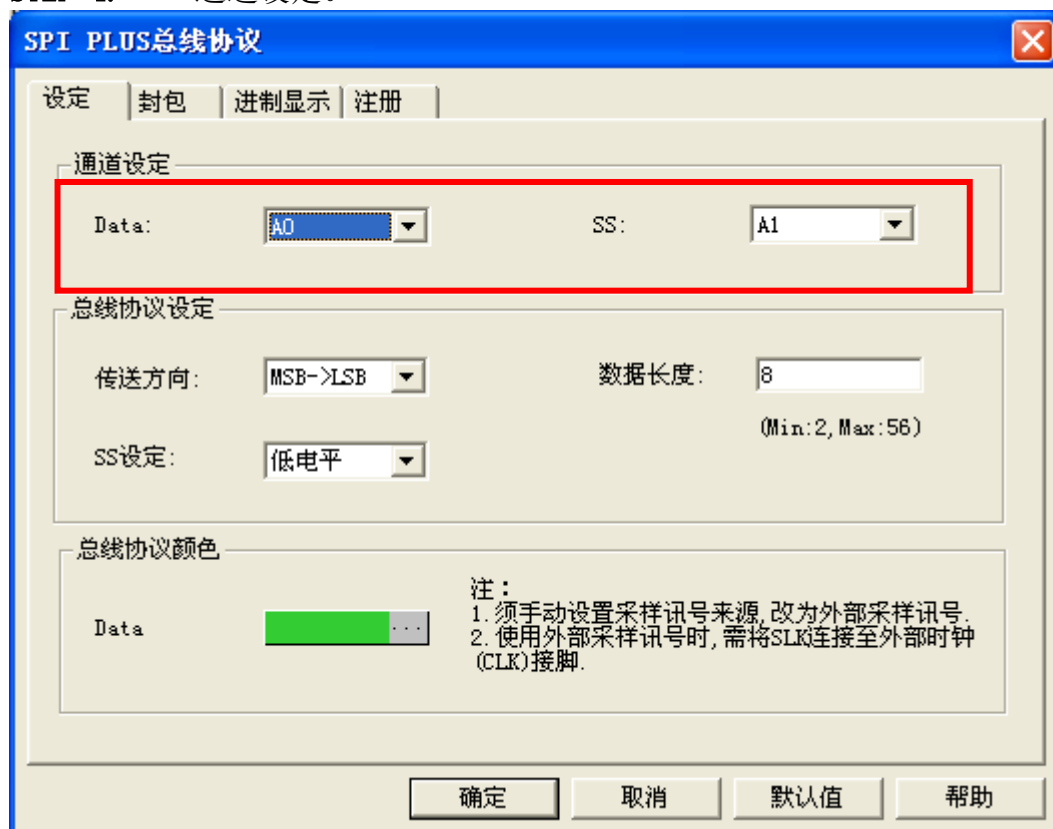




STEP 3. 在总线属性对话框，点选 ZEROPLUS LA SPI PLUS MODULE V1.01.00(CN01)，再单击参数配置按钮，调出该模组设定对话框。



STEP 4. 通道设定。





STEP 5. 总线协议设定。

SPI PLUS总线协议

设定 | 封包 | 进制显示 | 注册

通道设定

Data: A0 SS: A1

总线协议设定

传送方向: MSB->LSB 数据长度: 8 (Min:2, Max:56)

SS设定: 低电平

总线协议颜色

Data [Color Selection]

注：
1. 须手动设置采样讯号来源, 改为外部采样讯号。
2. 使用外部采样讯号时, 需将SLK连接至外部时钟 (CLK) 接脚。

确定 取消 默认值 帮助

STEP 6. 总线协议颜色设定。

SPI PLUS总线协议

设定 | 封包 | 进制显示 | 注册

通道设定

Data: A0 SS: A1

总线协议设定

传送方向: MSB->LSB 数据长度: 8 (Min:2, Max:56)

SS设定: 低电平

总线协议颜色

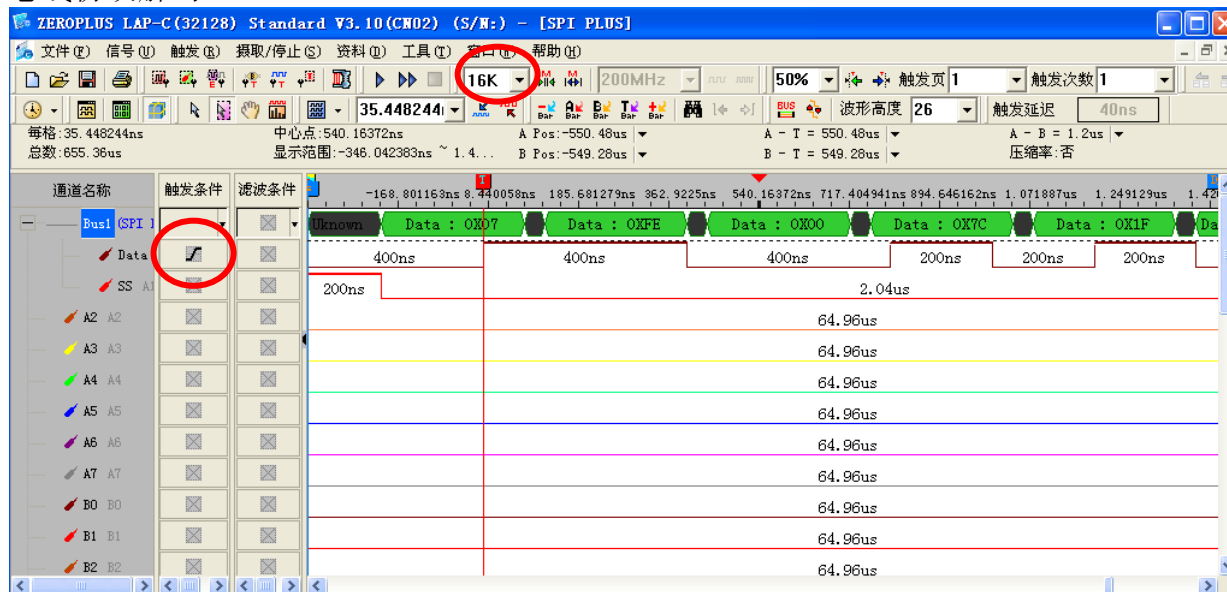
Data [Color Selection]

注：
1. 须手动设置采样讯号来源, 改为外部采样讯号。
2. 使用外部采样讯号时, 需将SLK连接至外部时钟 (CLK) 接脚。

确定 取消 默认值 帮助

STEP 7. 总线协议分析模组解码完成图示，设定条件为上升沿，记忆深度为 16K，外部采样频率为 25MHz。

总线协议解码



封包列表

